

PROVA DE DOUTORAMENTO

RAMO: ENGENHARIA ELECTROTÉCNICA E DE COMPUTADORES

CANDIDATO(A): DIEGO FELIX DE SOUZA

TÍTULO DA TESE: “GHEVC: An Efficient HEVC Decoder for Graphics Processing Units”

LOCAL DA PROVA: ANFIT. PA-3 (PISO -1 PAV. DE MATEMÁTICA) DO IST

DATA: 10/07/2018

HORA: 9:30H



Dra. Júlia da Conceição Pacífico de Oliveira

(Coordenadora da Área de Pós-Graduação do IST)

Data: 15/06/2018

PC